**RF ← 0**

**R1 ← R1 + R2**

**Decodificación**

**PC, D ← RI**

**FEST**

**D ← SP**

**PC ← PC + 1**

**SP ← SP + 1**

**R1 ← R1 + R2**

**RM ← PC**

**RA ← R1 + R2**

**RM ← SR**

**PC ← R1 + RI (Desp)**

**D ← PC**

**FORMATO INSTRUCCIÓN**

**ADD**

0

1

2

3

4

5

6

7

8

9

10

11

12

13

14

15

16

17

18

19

20

21

22

23

24

25

26

**.4**

**.7**

**INSTRUCCIÓN 1**

**ADD .4, .7**

**RI←M(D)**

**RM←M(D)**

**M(D)←RM**

**SR←M(D)**

**D←M(D)**

**PC,D←M(D)**